# Pontifícia Universidade Católica de Campinas

Raissa Furlan Davinha

Rafael Fioramonte

Bruno

João Pedro Porta

**CONTROLE DE GASTOS PESSOAIS**

Projeto Arquitetura de Computadores

Campinas

2017

**INTRODUÇÃO**

O projeto consiste na resolução de um problema apresentado em sala de aula, onde é solicitado projetar um programa em linguagem MIPS de controle de gastos pessoais.Seu trabalho é projetar um sistema onde o usuário poderá registrar dados de uma despesa, contendo no mínimo informações como, e valor gasto em reais. Cada despesa registrada irá possuir um campo identificador numérico único, iniciado com o valor 1 e incrementado de forma automática a cada nova despesa registrada, excluir dados de uma despesa identificada pelo id informado pelo usuário, exibir dados de todas as despesas cadastradas, ordenadas por data, exibir o valor total dos gastos em cada mês, exibir o valor total dos gastos por categoria, organizadas em ordem alfabética, exibir o valor total dos gastos em cada categoria, ordenados de forma decrescente pelo valor.

Em Arquitetura de Computadores, MIPS é uma arquitetura de [microprocessadores](https://pt.wikipedia.org/wiki/Microprocessador) [RISC](https://pt.wikipedia.org/wiki/RISC) desenvolvida pela [MIPS Computer Systems](https://pt.wikipedia.org/wiki/MIPS_Computer_Systems). MIPS é uma arquitetura baseada em registrador, ou seja, a CPU usa apenas registradores para realizar as suas operações aritméticas e lógicas. Existem outros tipos de processadores, tais como processadores baseados em pilha e processadores baseados em acumuladores. Processadores baseados no conjunto de instruções do MIPS estão em produção desde 1988.

**ESPECIFICAÇÃO**

**RESULTADOS**

**REFERÊNCIAS**

Wikipedia. Arquitetura MIPS. Dsiponível em: <https://pt.wikipedia.org/wiki/Arquitetura_MIPS>. Acesso em: 12/08/2017.

Unicamp. Conjunto de instruções Mips. Dsiponível em: <http://www.ic.unicamp.br/~pannain/mc542/aulas/ch3_arq.pdf>. Acesso em: 12/08/2017.